Übungsblatt 04

Aufgabe 4.4.



Da beide while Schleifen durchgehend unkoordiniert ausgeführt werden, läuft das Laufband die ganze Zeit, genauso wie Schraubmaschine und die teuren Autos werden zerkratzt.



Spurious Wake Ups, sind unberechtigte Aktivierungen von Threads. Obwohl ein anderer Thread das Signal zum Wakeup nicht gegeben hat ist er trotzdem aufgewacht. Um das zu umgehen werden die waits in while-Schleifen implementiert, welche eine Bedingungsvariable überprüfen, die vom signalisierenden Thread gegeben wird. Die pthread Bibliothek lässt nämlich zu, dass waits auch für andere Signale aufwachen können. Es wäre zu umständlich die gesamte pthread Bibliothek neu zu schreiben, weshalb man while-Schleifen nutzt.

Global:

State s=belt; / / We r t e : ’ b e l t ’ o d e r ’ s c r e w ’

Mutex belt\_move\_mutex

Mutex state\_mutex

Signal band\_wartet\_signal

Signal screwing\_finished

Beförderungsband-Thread:

while(1) {

lock(state\_mutex);

while(s!=belt){

unlock(state\_mutex);

wait(screwing\_finished);

lock(state\_mutex);

}

belt\_move(1); / / B a n d n a c h v o r n e b e w e g e n

s = screw;

signal(band\_steht\_signal);

unlock(state\_mutex);

}

Schraubarm-Thread:

while(1) {

lock(state\_mutex);

while(s!=screw){

unlock(state\_mutex);

wait(band\_steht\_signal);

lock(state\_mutex);

}

arm\_dock(); / / S c h r a u b m a s c h i n e a n d o c k e n

screw(); / / S c h r a u b e n f e s t d r e h e n

arm\_undock(); / / S c h r a u b m a s c h i n e a b d o c k e n

s = belt;

signal(screwing\_finished);

unlock(state\_mutex);

}



Es gibt zwei Arten von expliziter Prozessinteraktion: Konkurrenz und Kooperation

- Konkurrenz: mehrere Prozesse bewerben sich um exklusives Betriebsmittel

→ Synchronisationsmechanismus notwendig um gleichzeitige Zugriffe auf das gleiche BM zu vermeiden

- Kommunikation: mehrere Prozesse teilen gezielt Informationen

→ Synchronisation und Kommunikation(müssen von der Existenz aller beteilgten Prozesse wissen und über ausreichend Informationen verfügen)

(Folien Synchronisation S. 2-6)

In unserem Fall handelt es sich um Kooperation, da die beiden Thread sich über weiterfahren des Bandes abstimmen müssen, das Band darf erst weiterfahren wenn der Schraubvorgang abgeschlossen ist.

Aufgabe 4.5.

Notwendiges Kriterium (Schedulability Test, Feasibility Test):

Es gilt für jeden Periodischen Prozess hier 0<b­­­i≤di≤pi.

Für alle Prozesse gilt:

∑bi/pi ≤ 1

⬄(1+2+1)/(6+6+4) = 1/4 ≤1

Demnach muss ein zulässiger Schedule für diese Prozesse existieren.

Quelle: Scheduling Folien S. 37



|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| Takt | 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 | 20 | 21 | 22 | 23 |
| CPU | C | B | B | A | C | X | B | B | C | A | X | X | C | B | B | A | C | X | B | B | C | A | X | X |
| Queue | B  A | A | A |  |  |  | A | A | A |  |  |  | B  A | A | A |  |  |  | A | A | A |  |  |  |

Hyperperiode rot gekennzeichnet.

X kennzeichnet Leerzeiten.



Die Hinreichende Bedingung für RMS lautet:

∑bi/pi ≤ n(21/n-1)

⬄0,25 ≤ 0,78

Die hinreichende Bedingung ist erfüllt, die Prozesse sind zudem unabhängig und es gilt pi=di, die Sollzeitpunkte fallen mit den Perioden zusammen. RMS ist ein gültiger Schedule.



Für die notwendige Bedingung würde gelten:

∑bi/pi ≤ 1

⬄(1+2+1+3)/(6+6+4+19) ≤ 1

⬄0,2≤1

Somit ist diese erfüllt.

Für die Hinreichende Bedingung des RMS gilt:

∑bi/pi ≤ n(21/n-1)

⬄0,2 ≤ 0,76

Diese ist ebenfalls erfüllt, somit ist RMS ein gültiger Schedule.

Das kleinste gemeinsame Vielfache aller Perioden ist 228. Somit würde die Hyperperiode sich über 228 Takte erstrecken.